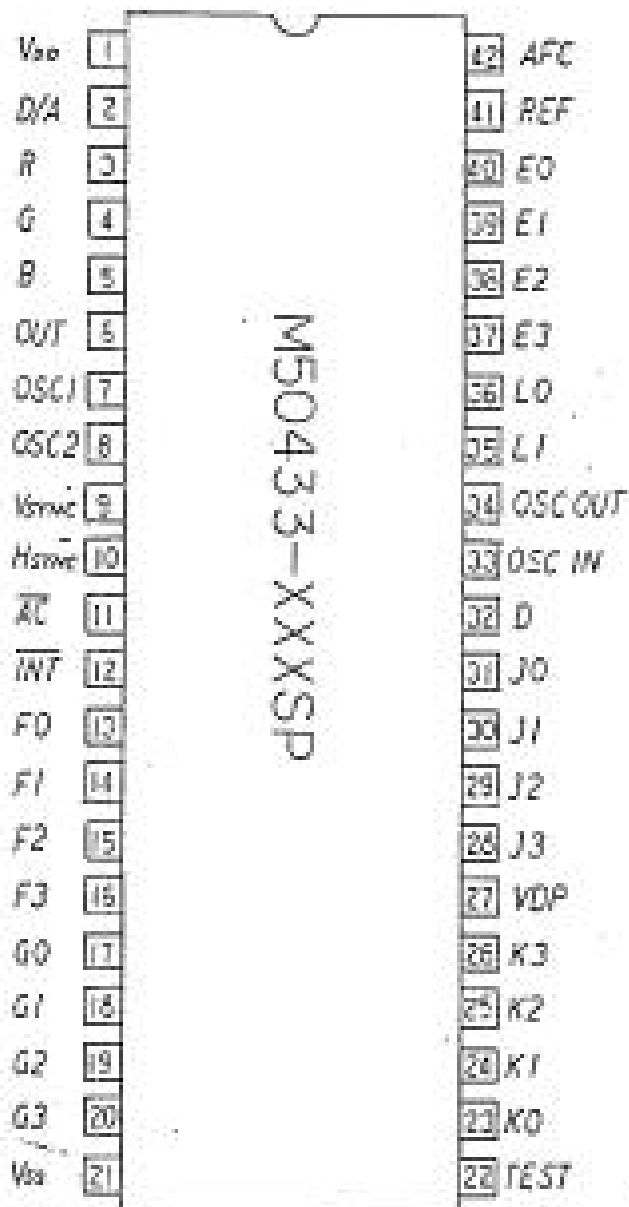


2. ピン接続図



3. 絕對最大定值

記号	項目	条件	定 值 值	单位
V_{DD}	電源電圧	V_{SS} 端子は基準にL \bar{T} 測定 \bar{T} 台	-0.3 ~ +6.0	V
V_{I}	入力電圧		-0.3 ~ $V_{DD} + 0.3$	V
V_{O}	出力電圧		-0.3 ~ $V_{DD} + 0.3$	V
V_{SDS}	出力耐圧 $K_0 \sim K_3$ V_{DP}		+13	V
T_{oper}	動作周囲温度	-	-10 ~ +70	$^{\circ}C$
T_{stg}	保存温度	-	-40 ~ +125	$^{\circ}C$
P_d	消費電力	$T_a = 25^{\circ}C$	500	mW

4. 推奨動作条件 (指定のない場合は、 $T_a = -10 \sim 70^{\circ}C$, $V_{DD} = 5V \pm 10\%$)

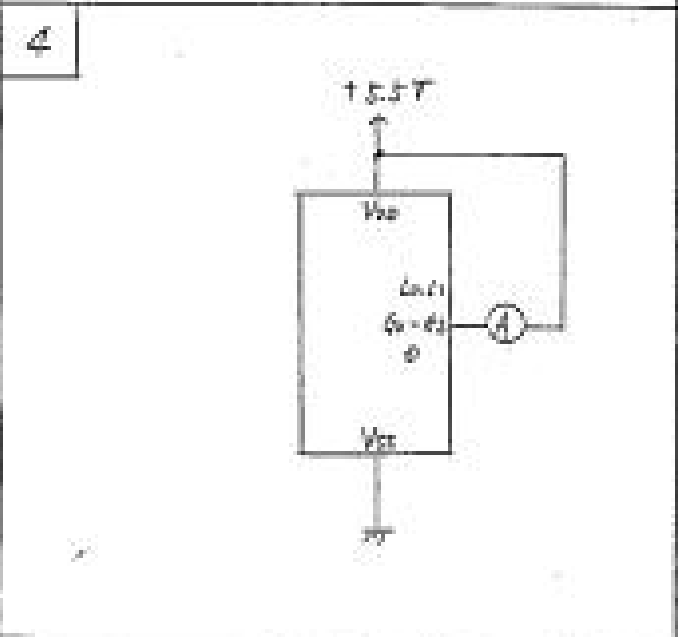
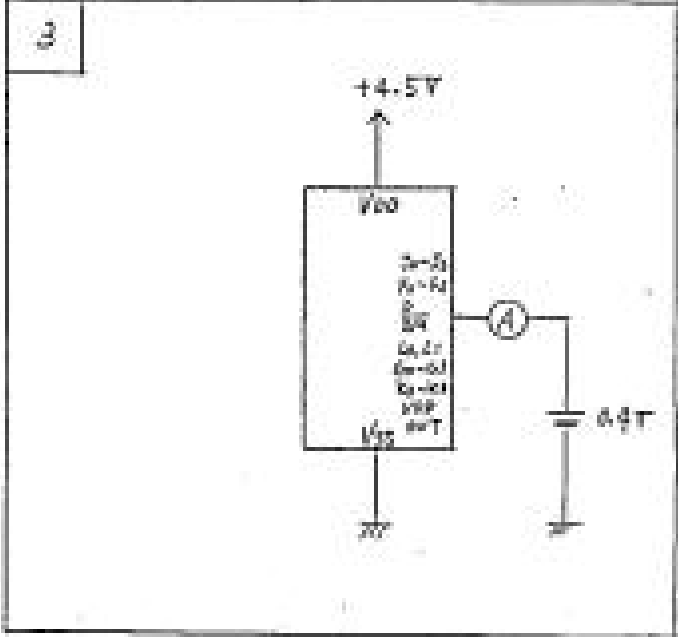
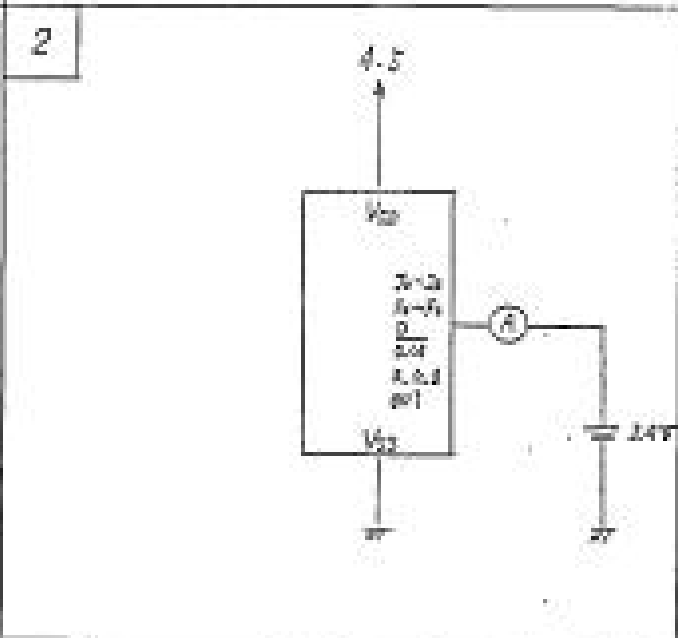
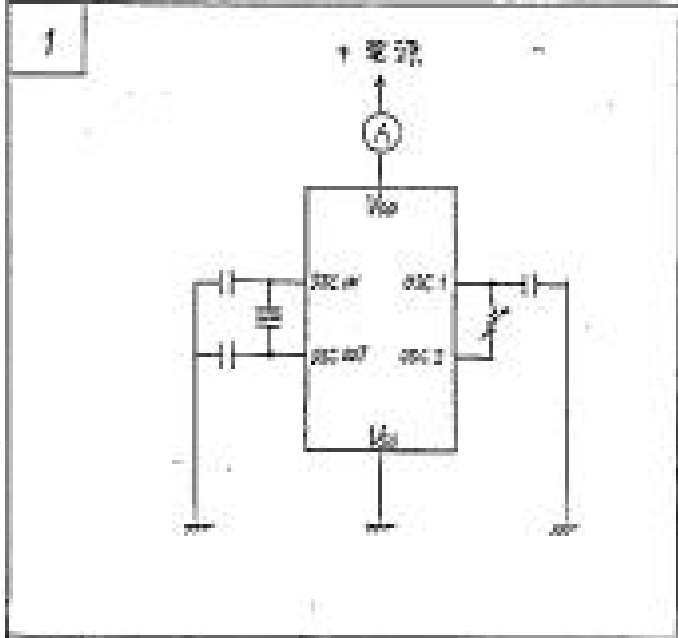
記号	項 目	規 格 値			单位
		最 小	抽 出	最 大	
V_{DD}	電源電圧	4.5	5.0	5.5	V
V_{SS}	電源電圧	-	0	-	V
V_{IH}	'H' 入力電圧 $E_0 \sim E_3, D, \overline{INT}, L_0, L_1$ $G_0 \sim G_3$	$0.7V_{DD}$	-	V_{DD}	V
V_{IH}	'H' 入力電圧 $\overline{AC}, MSTRAC, VERRAC$	$0.9V_{DD}$	-	V_{DD}	V
V_{IL}	'L' 入力電圧 $E_0 \sim E_3, D, \overline{INT}, L_0, L_1$ $G_0 \sim G_3, \overline{AC}, MSTRAC, VERRAC$	0	-	$0.3V_{DD}$	V
V_{SDS}	出力耐圧 $K_0 \sim K_3, V_{DP}$	-	-	12	V
I_O	尖頭出力電流 $K_0 \sim K_3, V_{DP}$	-	-	1	mA
f_{CPU}	発振周波数 (CPU部)	-	4.0	-	MHz
f_{CRT}	発振周波数 (CPU部)	4.0	5.0	6.0	MHz

5. 電氣的特性 (指定の位の場合、 $T_a = -10 \sim 70^\circ\text{C}$, $V_{DD} = 5.0 \pm 10\%$, $f_{CPU} = 4\text{MHz}$)

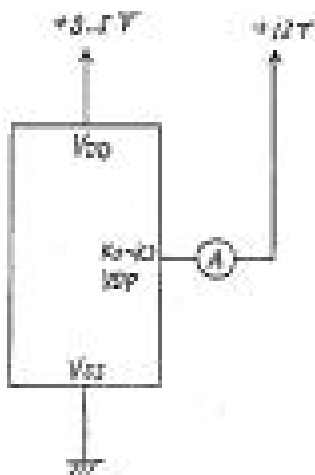
記号	項目	条件	電圧値			単位	測定回路
			最小	標値	最大		
V_{DD}	動作電圧範囲	$f_{CPU} = 4\text{MHz}$ $f_{CRT} = 4 \sim 6\text{MHz}$	4.5	5.0	5.5	V	1
I_{DD}	電源電流	$V_{DD} = 4.5\text{V}$ $f_{CPU} = 4\text{MHz}$ 表示OFF	-	1.5	5.0	mA	1
		$V_{DD} = 5.5\text{V}$ $f_{CPU} = 4\text{MHz}$ $f_{CRT} = 6\text{MHz}$ (表示ON)	-	3.0	12.0	mA	
I_{OH}	"H" 出力電流 A, B, C, D, E, F, G, H, OUT	$V_{DD} = 4.5\text{V}$ $V_{OH} = 2.4\text{V}$	-0.5	-	-	mA	2
I_{OL}	"L" 出力電流 A, B, C, D, E, F, G, H, OUT	$V_{DD} = 4.5\text{V}$	0.5	-	-	mA	3
		$V_{OH} = 0.4\text{V}$	2.0	-	-	mA	
I_{org}	A, B, 1-7 電流	$V_D = V_{DD}$	-	-	1	mA	4
		$V_D = 12\text{V}$	-	-	5	mA	5
R_{sw}	7A, 7B 抵抗	$V_{DD} = 5.0\text{V}$ $V_I = 0\text{V}$	15	30	60	k Ω	6
	7A, 7B 抵抗	$V_{DD} = 5\text{V}$	25	50	100	k Ω	7

*1 $\bar{A}C$ 端子は、オプショナルでプルアップ抵抗を有する場合の抵抗値

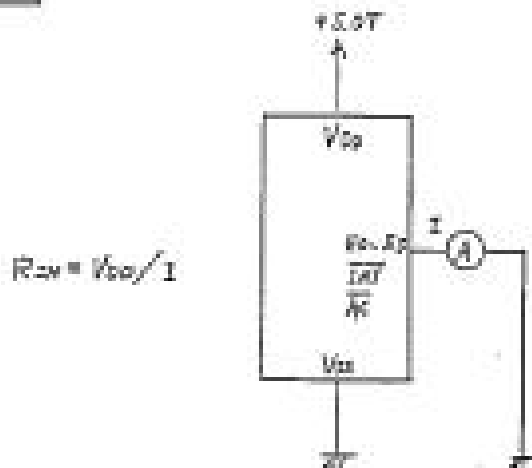
6. 測定回路



5



6



7

