

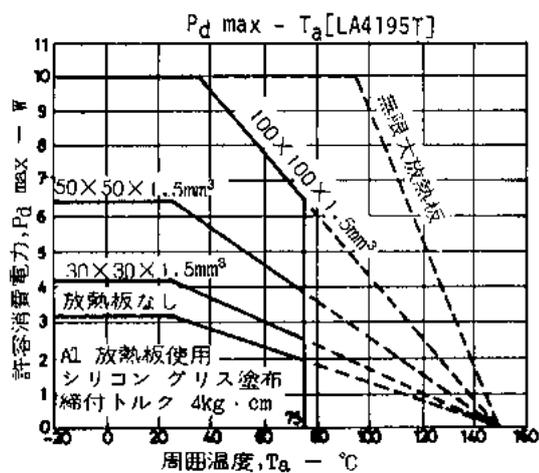
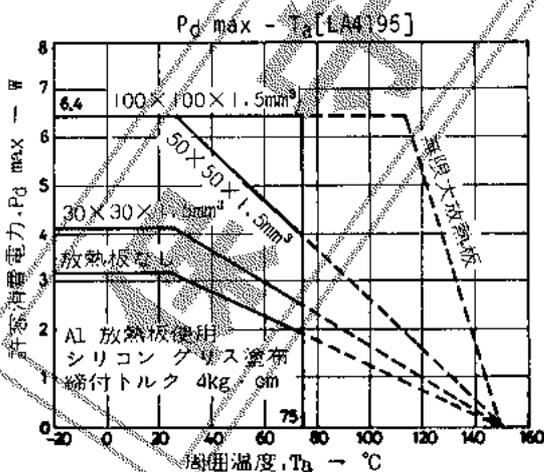
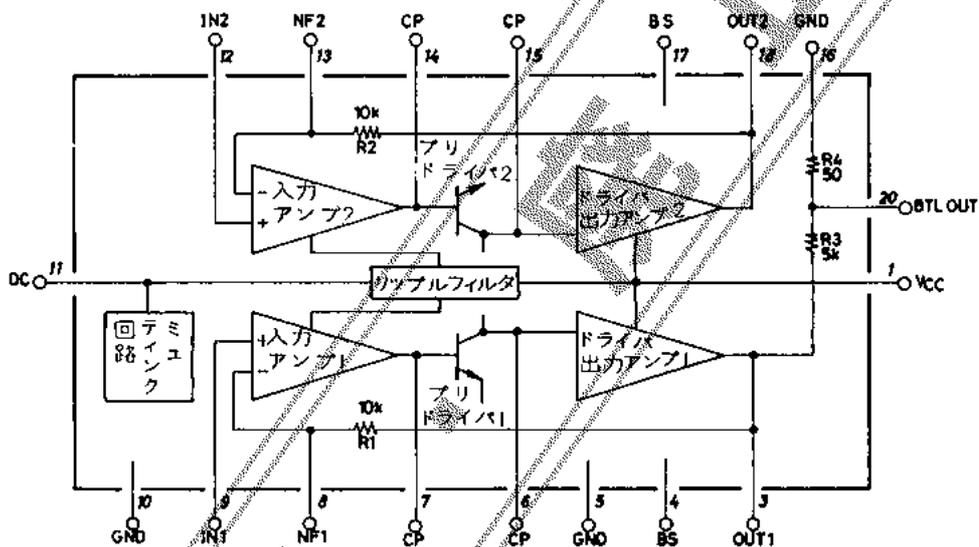


# LA4195, 4195T

前ページから続く.

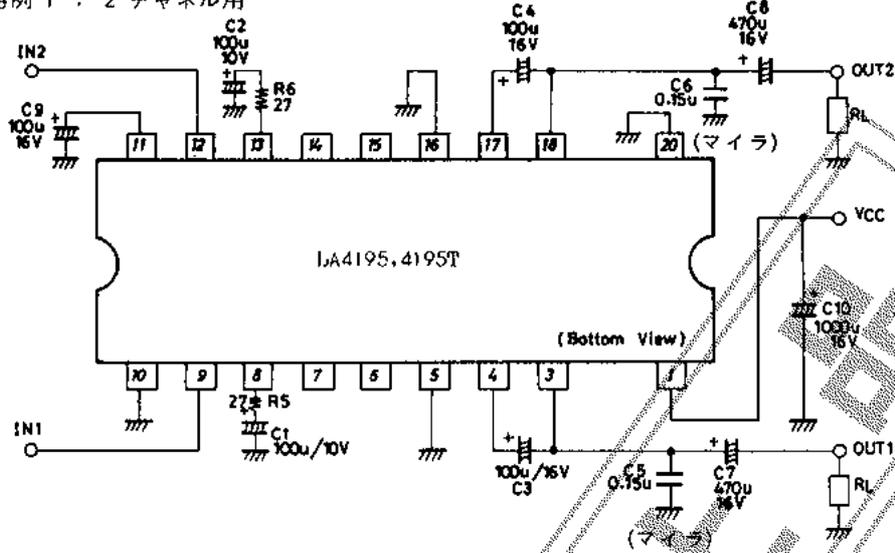
				min	typ	max	unit	
電圧利得	VG	閉ループ, $v_o=0dBm$	2チャンネル	48	50	52	dB	
			BTL	49	51	53	dB	
電圧利得差	$\Delta VG$		2チャンネル			$\pm 1$	dB	
出力電力	$P_o$	LA4195 THD=10%	2チャンネル	1.8	2.4		W	
			BTL		7.7		W	
			LA4195T THD=10%	2チャンネル	3.6	4.2		W
			BTL		(9.0)		W	
全高調波ひずみ率	THD	$P_o=250mW$	2チャンネル	0.5	2.0		%	
入力抵抗	$r_i$			21k	30k		$\Omega$	
出力雑音電圧	$V_{NO}$	$R_g=0$	2チャンネル	0.6	1.3		mV	
			BTL	0.8	2.5		mV	
リップル除去率	$R_r$	$R_g=0, V_R=150mV$		40	46		dB	
チャンネル分離度	ch sep	$R_g=10k\Omega, v_o=0dBm$		40	55		dB	

等価回路ブロック図

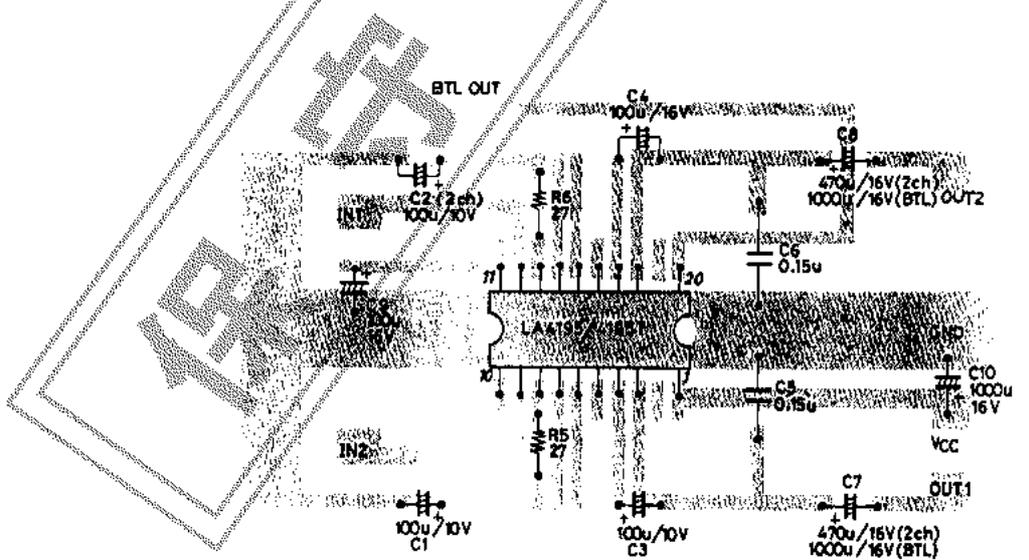
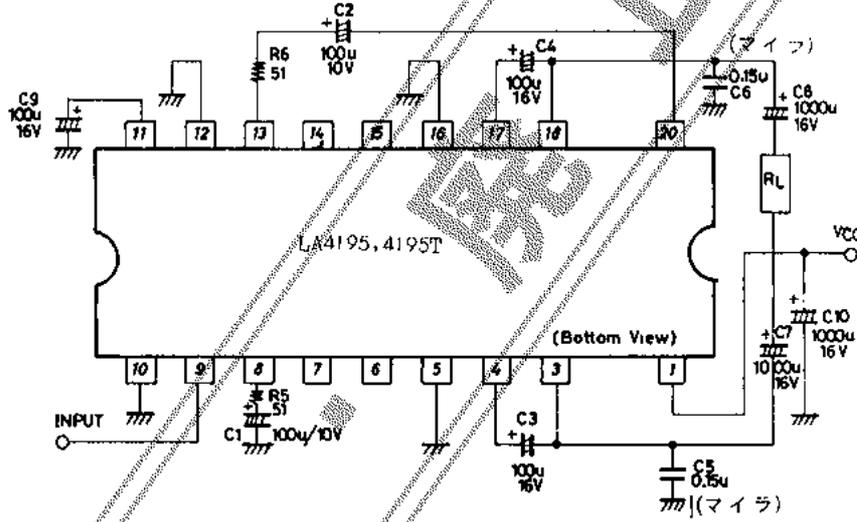


# LA4195, 4195T

## ■ 応用回路例 1 : 2チャンネル用



## ■ 応用回路例 2 : BTL 用 (BTL 使用の場合は W 規格品を使用すること)



70 X 110 mm

プリントパターン例 (2チャンネル, BTL 用)  
(銅箔面側)

■ 外付け部品の説明

C1 (C2) : 帰還コンデンサ: 低域カットオフ周波数が次式によってきまる。

$$f_L = \frac{1}{2\pi C_1 R_f} \quad R_f : \text{帰還抵抗}$$

$$f_L : \text{低域シャ断周波数}$$

しかし デカップリングコンデンサと共に スタートアップタイムに関係するので 低域必要帯域等を十分に考えたうえで決定する。

R5 (R6) : 帰還抵抗: 内蔵抵抗との比により電圧利得が決定される。両チャンネル間の電圧利得のバランスを良くするため抵抗は許容偏差 ±5%を使用する。

C3 (C4) : フットストラップコンデンサ: この容量は低域での出力に関係し 小さくすると 低域出力の低下を招く。少なくとも 47 μF 以上で使用する。

C5 (C6) : 発振防止用コンデンサ: 温度特性、周波数特性の優れたマイラコンデンサを使用する。アルミ電解コンデンサ、セラミックコンデンサ等を使用すると 低温時に発振することがある。

C7 (C8) : 出力コンデンサ: 低域カットオフ周波数が次式によって決まる。

$$f_L = \frac{1}{2\pi C_7 R_L} \quad f_L : \text{低域シャ断周波数}$$

$$R_L : \text{負荷抵抗}$$

BTL 使用時に 2 チャンネル時と同等の低域周波数特性をもたせるためには 容量を 2 倍とする。

C9 : デカップリングコンデンサ: リプルフィルタ用であるがリジュークシオン効果はある容量で飽和するためあまり大きくしても効果はない。また ミューティング回路の時定数にも使用しているため スタートアップタイムに影響する。

C10 : 電源コンデンサ。

■ 応用回路について

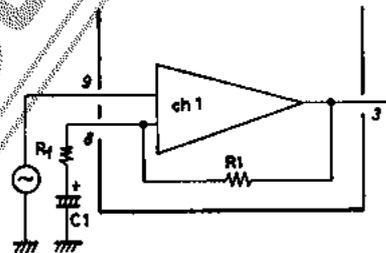
1. 電圧利得調整について

◇ 2 チャンネル

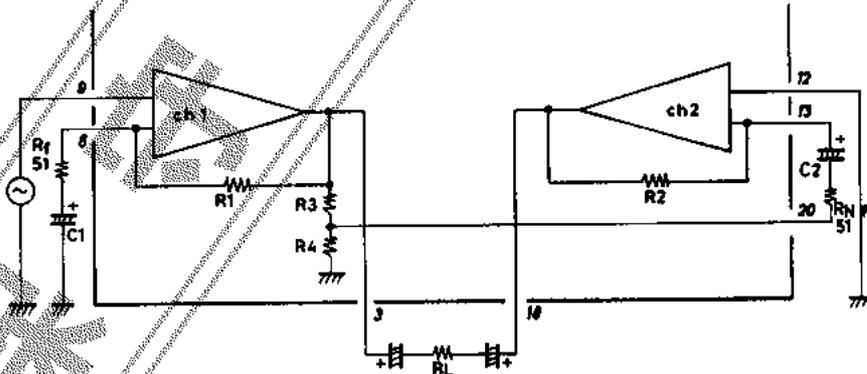
電圧利得は 内蔵抵抗 R1 (R2) と外付け帰還抵抗 R<sub>f</sub> により 次式のように決定される。

$$VG = 20 \log \frac{R_1 (R_2)}{R_f} \quad [\text{dB}]$$

つまり 外付け抵抗 R<sub>f</sub> を選べば 任意の電圧利得を得ることができる。ただし 電圧利得は 45 dB ~ 50 dB の範囲に選ぶのが望ましい。なお R1 (R2) = 10 kΩ typ である。



◆ BTL



BTL は上記のように構成されており ch 1 は 非反転アンプ、ch 2 は反転アンプとして動作する。ch 2 の入力 は ch 1 の出力を抵抗 R3、R4 で分割して 1 ピン に BTL 出力としてとり出している。ch 1 の出力の減衰度は R3/R4、ch 2 の増幅度は R2/R<sub>NF</sub>+R4であり R3 : 5 kΩ typ、R4 : 50 Ω typ に設定されているため R<sub>NF</sub>=51 Ω 固定すれば ch 1 の出力減衰度と ch 2 の増幅度が等しくなり ch 2 の出力は ch 1 と同じ出力が逆相で得られる。したがって トータルの電圧利得は ch 1 だけの電圧利得よりみかけ上 6 dB アップするので ほぼ 次式によって決定する。

$$VG = 20 \log \frac{R_1}{R_f} + 6 \quad [\text{dB}]$$

次ページに続く。

前ページから続く。

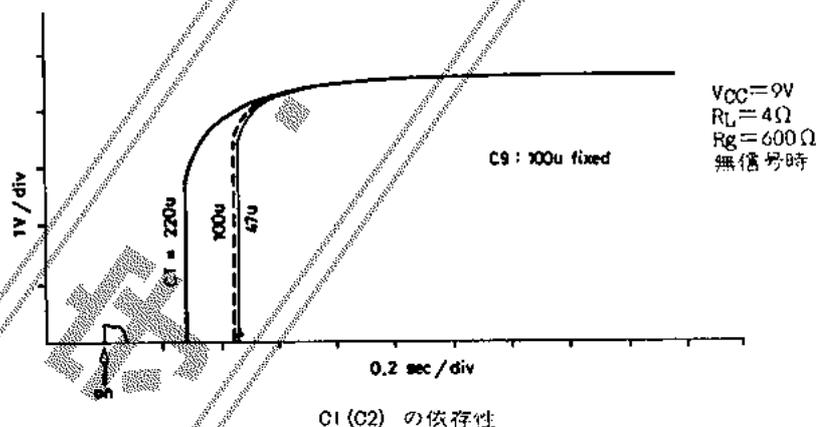
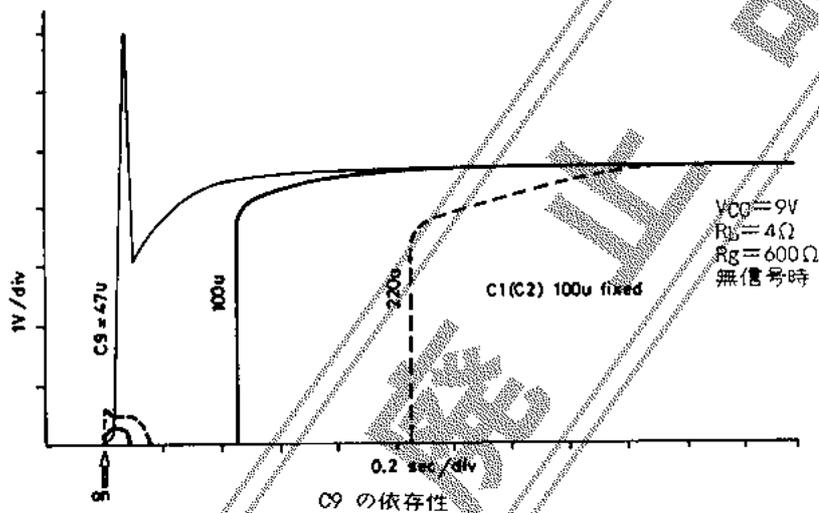
なお  $R_f=27\ \Omega$  とすると  $V_G=56\ \text{dB}$  と大きくなってしまいますので BTL 時には  $R_f=51\ \Omega$  で使用することを推奨する。

## 2. クロストーク

1 パッケージ 2 チャンネル内蔵の IC では チャンネルセパレーションが重要な特性となる。 LA4195/LA4195T では そのままでも良好なチャンネルセパレーションが得られるが もし BTL OUT ピン (20 ピン) を GND に落とさないと 両チャンネル間のクロストークがアンバランスになることがある。(特性図参照)。

## 3. スターティングタイム

電源投入時のショックノイズ防止用に  $C_9$  (デカップリングコンデンサ) の時定数を利用したミュート回路と  $C_1, C_2$  (NF コンデンサ) への充電回路を内蔵しているため スターティングタイムは下図のように  $C_1$  ( $C_2$ ),  $C_9$  の容量に依存する。



## 4. 周波数特性調整

$R_f$  追加により 電圧利得を調整した場合 帰還量が増加し高域の帯域が広がるので高域が不必要な時は 3~7 ピン (18~14 ピン) 間にセラミックコンデンサを入れてカットする。

なお 発振する場合は 7~6 ピン (15~14 ピン) 間にセラミックコンデンサ (10 pF 以下) を入れて位相補正をする。

## 5. IC 使用上の注意

1. 最大定格付近で使用した場合 わずかの条件変動でも 最大定格を越えることがあり 破壊事故を招くので 電源電圧等の変動マージンを十分にとり 最大定格を絶対に越えない範囲で使用する。

### 2. ピン間短絡

ピン間を短絡したままで 電源を投入した場合 破壊 および 劣化の原因となるので IC を基板に取り付ける際には ピン間がハンダ等で短絡していないかどうか確認してから電源を投入する。

### 3. 負荷短絡

負荷を短絡した状態で 長時間使用した場合 破壊 および 劣化の原因となるため 負荷は絶対に短絡

前ページから続く。

させないようにする。

4. ラジオ または ラジカセットテレコに使用する場合 IC と アンテナとの距離は十分離して使用する。
5. 基板を作成する場合は プリントパターン例を参考にすること。

■ LA4195, 4195T のセット使用上の注意

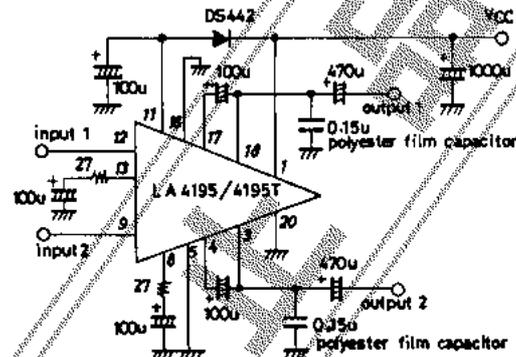
LA4195, 4195T をセットに使用し AC 電源で駆動させる場合 下図のように モータを on させる時にトランスのレギュレーション等の条件により電源電圧が瞬間的に低下するので スピーカ あるいは ヘッドホンにより リップルノイズを発生することがある。 その場合には 次のようにして 対策を施すこと。

対策 1.

LA4195, 4195T の 1 ピン と 11 ピン の間にダイオード (平均整流電流  $I_0=100\sim 200$  mA の整流ダイオード) を接続して 電源電圧の変動に対して 11 ピンの 電位を追従させる。 定常時 このダイオードはカットオフとなる

対策 2.

電源コンデンサの容量を大きくして モータ on 時の電源電圧変動を小さくして抑えるようにする。



対策回路例

- 詳細な特性図については LA4126, 4126T の半導体データシート No.916 をご参照ください。

保 時