

前ページから続く。

			測定端子	min	typ	max	unit
S/H 充電電流	I _{C1}	V47=1.3V, 流出電流を測定	47ピン	1.2	1.5	2.0	mA
〃	I _{C2}	V3=2V, 流出電流を測定	3ピン	1.2	1.5	2.0	mA
〃	I _{C3}	V4=2V, 流出電流を測定	4ピン	1.2	1.5	2.0	mA
S/H 放電電流	I _{D1}	V47=3.3V, 流入電流を測定	47ピン	-1.3	-1.6	-2.0	mA
〃	I _{D2}	V3=4V, 流入電流を測定	3ピン	-1.3	-1.6	-2.0	mA
〃	I _{D3}	V4=4V, 流入電流を測定	4ピン	-1.3	-1.6	-2.0	mA
ミックスアンプゲイン(負)	MXGN	Pin2=S5(500mVpp), f=15MHz	6ピン	1.9	2.5	3.1	dB
〃	(正) MXGP	Pin5=S5(500mVpp), f=15MHz	6ピン	1.9	2.5	3.1	dB
ミックスアンプDレンジ(負)	MXDN	Pin2=S5(3Vpp), f=100kHz	6ピン	1.5	2.1		Vpp
〃	(正) MXDP	Pin5=S5(3Vpp), f=100kHz	6ピン	1.5	2.1		Vpp
ミックスアンプ 周波数特性(負)	MXFN	Pin2=S5(500mVpp), f=500kHz に対するf=25MHzでの減衰量	6ピン	-1.4	1.3		dB
ミックスアンプ 周波数特性(正)	MXFP	Pin5=S5(500mVpp), f=500kHz に対するf=25MHzでの減衰量	6ピン	-3.0	-0.3		dB
アイリスアンプゲイン	I _{AG}	Pin7=S2(300mVpp)	12ピン	640	800	960	mVpp
アイリスアンプDレンジ	I _{AD}	Pin7=S2(1.5Vpp)	12ピン	1.9	2.4	2.8	Vpp
アイリスDCレベル	I _{DC}	Pin7=0	12ピン	0.77	1.2	1.43	V
AGCコントロール範囲	AGCC	Pin7=S2(20mVpp), VR10=3Vと1V の時の信号レベルの差, VR9=3V	15ピン	21	25	31	dB
MAX GAIN コントロール範囲	MAXC	Pin7=S2(20mVpp), VR9=3Vと1V の時の信号レベルの差, VR10=3V	15ピン	10	13	17	dB
AGC Dレンジ	AGCD	Pin7=S2(2Vpp)	15ピン	0.64	0.75		Vpp
AGC DCオフセット	AGCOF	Pin7=0, VR10=3Vと1Vの時の 差電圧	15ピン	-200	240	500	mV
AGC 周波数特性	AGCF	Pin7=S4(300mVpp), f=500kHz に対するf=10MHzでの減衰量	15ピン	-2.0	-1.0		dB
AGC DETアンプゲイン	DETG	Pin16=S1(300mVpp)	14ピン	680	850	1020	mVpp
AGC DET Dレンジ	DETD	Pin16=S1(1.5Vpp)	14ピン	1.6	1.9		Vpp
AGC DET特性	DET1	Pin16=0, VR17=2.4Vの時の AGC Cont出力	11ピン	2.8	3.0	3.2	V
〃	DET2	Pin16=0, VR17=1.95Vの時の AGC Cont出力	11ピン	1.3	2.0	2.7	V
〃	DET3	Pin16=0, VR17=1.4Vの時の AGC Cont出力	11ピン	0.8	1.0	1.2	V
ガンマブロック DCレベル	GAMDC	Pin16=0, VR18=0V, Pin39=5V	24ピン	1.2	1.7	2.2	V
PED1 コントロール範囲	PED1C1	Pin16=0, GAMDCと VR18=2Vの差, Pin39=0V	24ピン	0	100	400	mV
〃	PED1C2	Pin16=0, GAMDCと VR18=3Vの差, Pin39=0V	24ピン	-400	-100	0	mV
ガンマ特性	GAM1	Pin16=S1(300mVpp), VR20=4V (VR21=4V)	24ピン	1.16	1.45	1.74	Vpp
〃	GAM2	Pin16=S1(300mVpp), VR20=2V (VR21=4V)	24ピン	0.6	0.75	0.9	Vpp
ホワイトクリップ特性	WC	Pin16=S1(300mVpp), VR21=2V (VR20=4V)	24ピン	0.5	0.7	0.92	Vpp
Y GAIN コントロール範囲	YG	Pin16=S1(100mVpp), VR22=4Vと 0Vの時の出力電圧差(VR20 VR21=4V)	24ピン	0.64	0.8	1.2	V
ガンマ回路周波数特性	GAMF	Pin16=S3(200mVpp), f=500kHz に対する10MHzでの減衰量	24ピン	-5.5	-4.0		dB
LI DCレベル	LIDC	Pin25=0, Pin40=0V	27ピン	2.6	3.1	3.6	V
LI DCオフセット	LIOFF1	Pin26=0, LIDCと VR23=1Vの差 Pin40=5V	27ピン	-0.7	-0.5	-0.3	V
〃	LIOFF2	Pin26=0, LIDCと VR23=4Vの差 Pin40=5V	27ピン	0.3	0.5	0.7	V
LIゲイン	LIG	Pin25=S1(300mVpp), Pin40=0V	27ピン	220	280	340	mVpp
D LIゲイン	D LIG	Pin26=S1(300mVpp), Pin40=5V	27ピン	220	280	340	mVpp

次ページに続く。

LA7261M

前ページから続く。			測定端子	min	typ	max	unit
LI Dレンジ	LID	Pin25=S1(1.5Vpp)	27ピン	0.9	1.1		V
LI 周波数特性	LIF	Pin25=S3(300mVpp),f=500kHzに 対する10MHzでの減衰量	27ピン	-4.5	-3.0		dB
アパーチャMAXレベル	AP MAX	Pin25=S3(100mVpp),f=2MHz, VR34=4V	36ピン	170	240	310	mV
アパーチャMINレベル	AP MIN	Pin25=S3(100mVpp),f=2MHz, VR34=0V	36ピン	0	10	20	mV
アパーチャ Dレンジ	APD1	Pin25=S3,f=2MHz,150mVppの 時の出力V1,300mVppの時の出力V2, 1/2 V2/V1	36ピン	0.6	0.88	1.1	
アパーチャクリップOFF	APC _{OFF}	Pin36=S5(100mVpp),f=2MHz, VR35=2.5V	32ピン	30	70	120	mVpp
アパーチャクリップON	APC _{ON}	Pin36=S5(100mVpp),f=2MHz, VR35=4V	32ピン	0	10		mVpp
アパーチャ Y信号ゲイン	APYG	Pin25=S1(300mVpp),VR34=0V	32ピン	220	260	340	mVpp
アパーチャ Y信号 Dレンジ	APYD	Pin25=S1(2.0Vpp),VR34=0V	32ピン	0.8	0.95		Vpp
アパーチャ Y信号 周波数特性	APYF	Pin25=S3(300mVpp),VR34=0V, f=500kHzに対する10MHzでの減衰量	32ピン	-2.5	-1.0		dB
出力アンプ DCレベル	OUT _{DC}	Pin31=0(Pin38=5V)	30ピン	1.5	1.9	2.3	V
PED2 コントロール範囲	PED2C1	Pin31=0,OUT _{DC} とVR33=1Vの差 (Pin38=0V)	30ピン	-10	24	60	mV
	PED2C2	Pin31=0,OUT _{DC} とVR33=3Vの差 (Pin38=0V)	30ピン	100	150	200	mV
PED2 レベル	PED2	PEDレベルを測定	30ピン	88	110	132	mV
SYNC レベル	SYNC	SYNCレベルを測定	30ピン	550	580	610	mV
LOW CLIP レベル	LOWC	Pin31=S2(100mVpp), LOW CLIPレベルを測定	30ピン	130	160	180	mVpp
出力アンプ Yゲイン	OUTG	Pin31=S1(300mVpp)	30ピン	620	770	920	mVpp
出力アンプ Dレンジ	OUTD	Pin31=S1(1.5Vpp)	30ピン	1.4	1.7		Vpp
出力アンプ周波数特性	OUTF	Pin31=S3(300mVpp),f=500kHz に対する10MHzでの減衰量	30ピン	-2.5	-1.5		dB

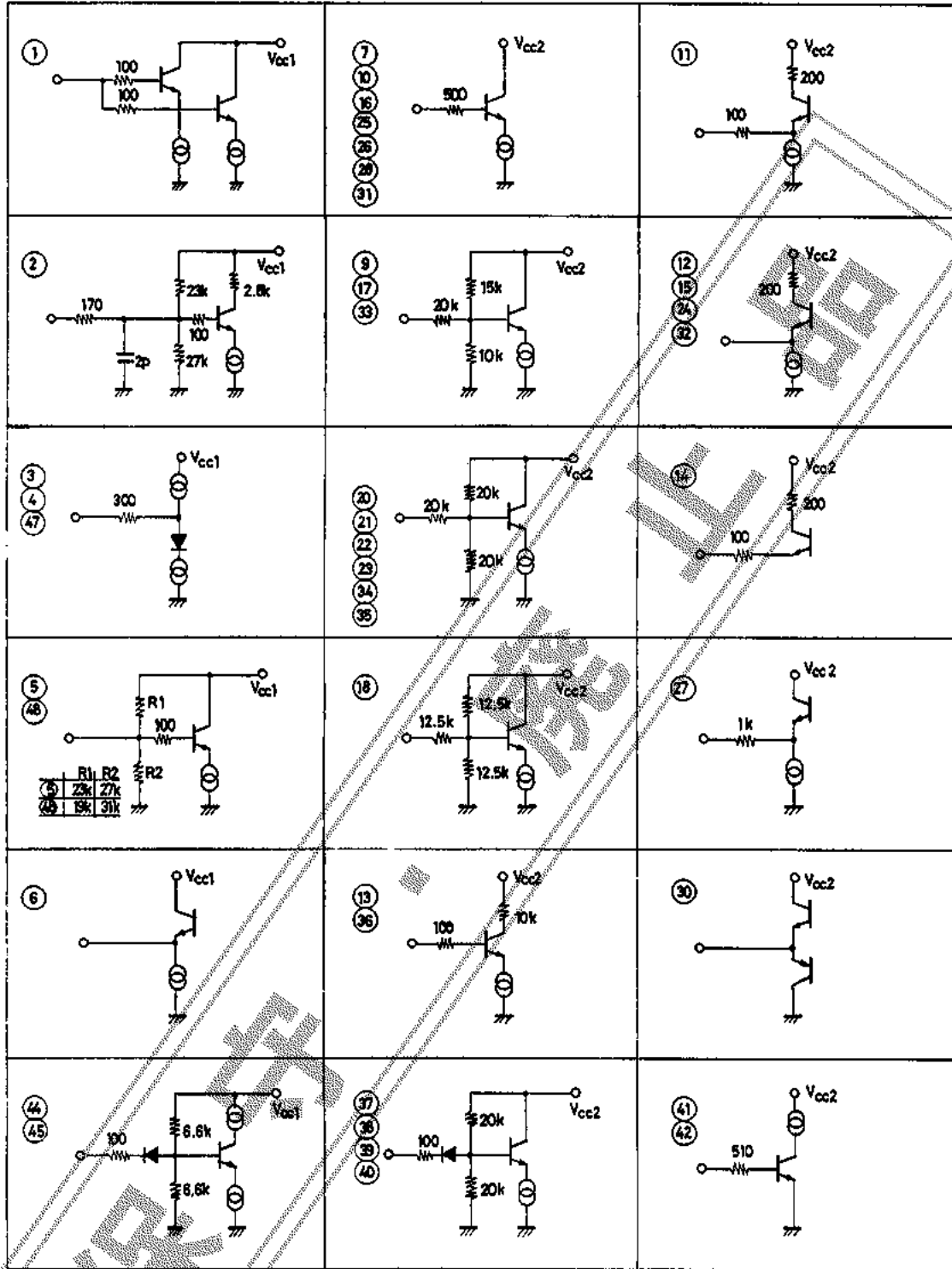
LA7261M

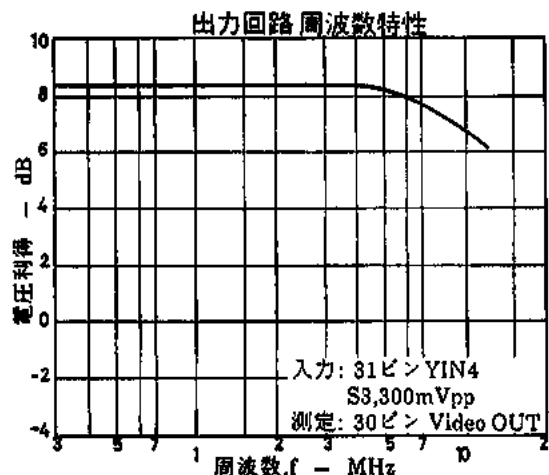
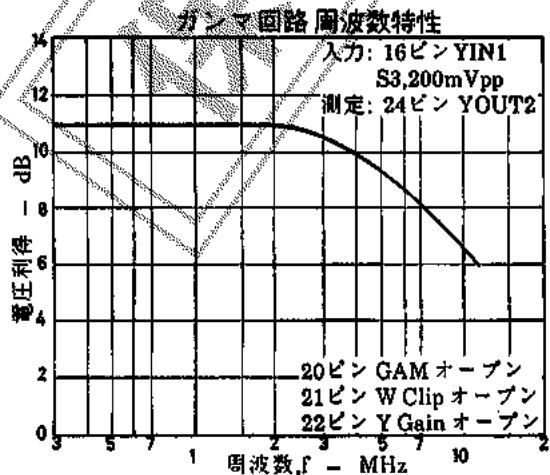
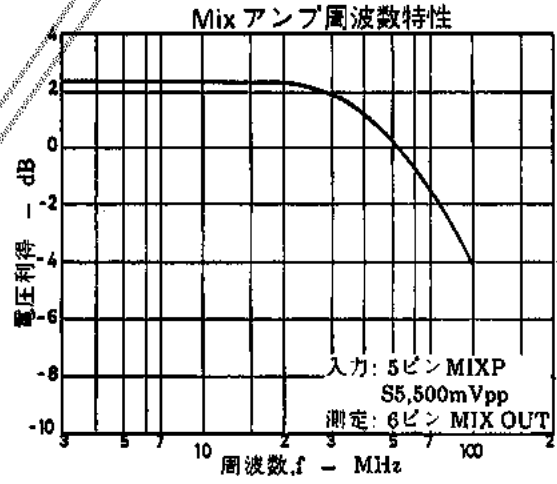
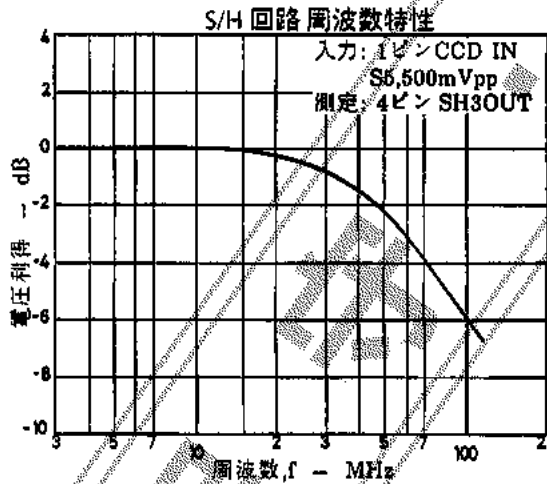
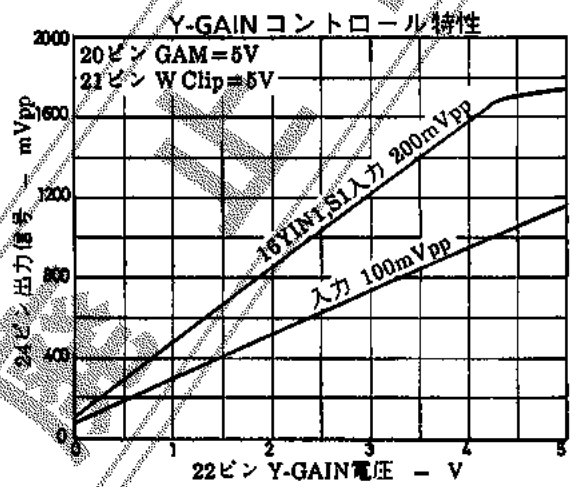
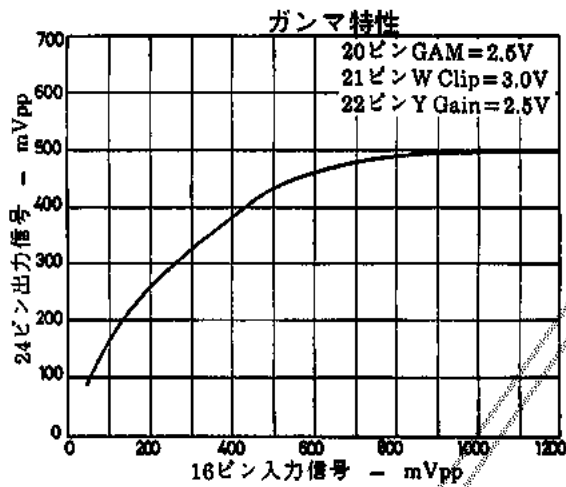
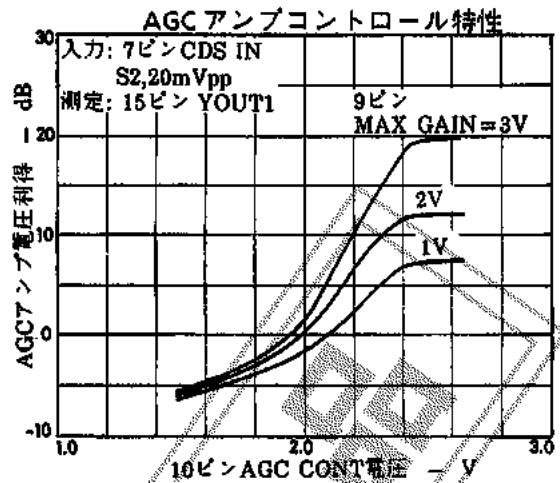
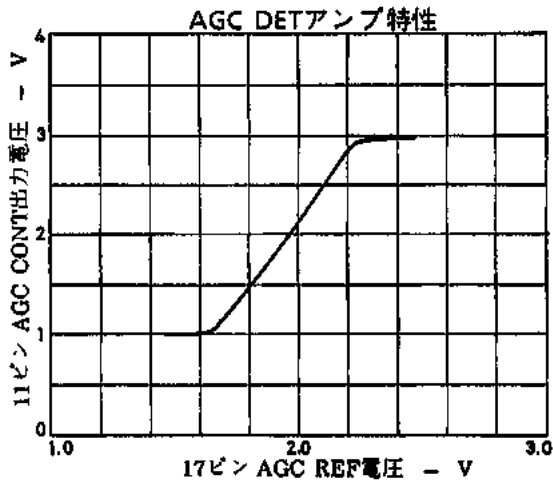
端子の説明

端子番号	端子名	I/O	端子説明
1	CCD IN	I	CCDからの信号入力
2	MIX-N	I	MIXアンプの負入力
3	SH2 OUT	O	S/H-2の出力
4	SH3 OUT	O	S/H-3の出力
5	MIX-P	I	MIXアンプの正入力
6	MIX OUT	O	MIXアンプの出力
7	CDS IN	I	相関二重サンプリング後の信号入力
8	NC		
9	MAX GAIN	I	AGCの最大ゲインのコントロール
10	AGC CONT	I	AGCコントロール信号の入力
11	AGC OUT	O	AGCコントロール信号の出力
12	IRIS OUT	O	IRIS制御用の信号出力
13	DETE IN	I	AGC検波回路の入力
14	DETE OUT	O	AGC検波回路の出力
15	Yout1	O	Y信号の出力(1)
16	Yin1	I	Y信号の入力(1)
17	AGC REF	I	AGC Detアンプのリファレンス入力
18	PED1	I	ペダスタルレベルのコントロール
19	GND2		V _{CC2} のグラウンド
20	GAMMA	I	ガンマ補正のコントロール
21	W CLIP	I	ホワイトクリップレベルのコントロール
22	Y GAIN	I	Y信号のゲインをコントロール
23	OFFSET	I	補間信号のオフセットの補正をコントロール
24	Yout2	O	Y信号の出力(2)
25	Yin2	I	Y信号の入力(2)
26	DYin2	I	補間用1H遅延信号の入力
27	Yout3	O	Y信号の出力(3)
28	Yin3	I	Y信号の入力(3)
29	V _{CC2}		信号処理系の電源
30	VIDEO OUT	O	ビデオ信号の出力
31	Yin4	I	Y信号の入力(4)
32	Yout4	O	Y信号の出力(4)
33	PED2	I	ペダスタルレベルのコントロール
34	AP GAIN	I	アパーチャ補正量のコントロール
35	AP CLIP	I	アパーチャクリップレベルのコントロール
36	AP C	I	アパーチャ回路用コンデンサ
37	C SYNC	I	同期信号(コンポジット)
38	BLK2	I	ブランキング信号(2)
39	BLK1	I	ブランキング信号(1)
40	E1	I	補間回路のコントロール
41	CP2	I	クランプ用パルス(2)
42	CP1	I	クランプ用パルス(1)
43	GND1		V _{CC1} のグラウンド
44	DS1	I	サンプリング用パルス(1)
45	DS2	I	サンプリング用パルス(2)
46	V _{CC1}		パルス系の電源
47	SH1 OUT	O	S/H-1の出力
48	SH2 IN	I	S/H-2の入力

LA7261M

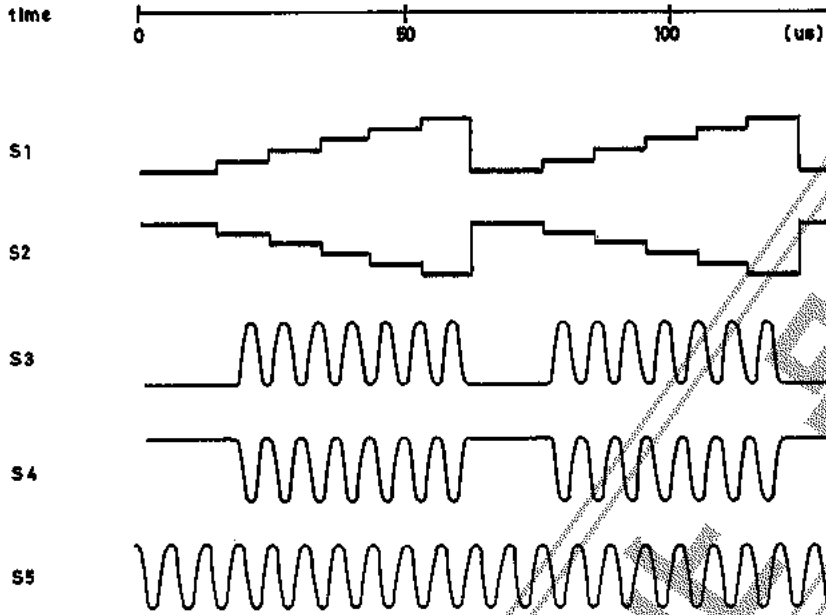
各ピンの等価回路





LA7261M

信号波形



应用回路例

